

## Práctica 3

### Sumador completo de dos números de 1 bit

1. Implementar un sumador completo de dos números de 1 bit en DCVSL.

$$S = A \oplus B \oplus C_{in}$$

$$C_{out} = AB + C_{in}(A + B)$$

2. Las ecuaciones de un sumador completo de números de 1 bit se pueden manipular para conseguir compartir layout entre las dos funciones lógicas. El resultado de esta manipulación se puede ver en las siguientes expresiones:

$$C_{out} = AB + C_{in}(A + B)$$

$$S = ABC_{in} + \overline{C_{out}}(A + B + C_{in})$$

Implementar un sumador completo utilizando lógica CMOS estática.

3. Empleando las expresiones anteriores, implementar un sumador completo dinámico utilizando lógica dominó.